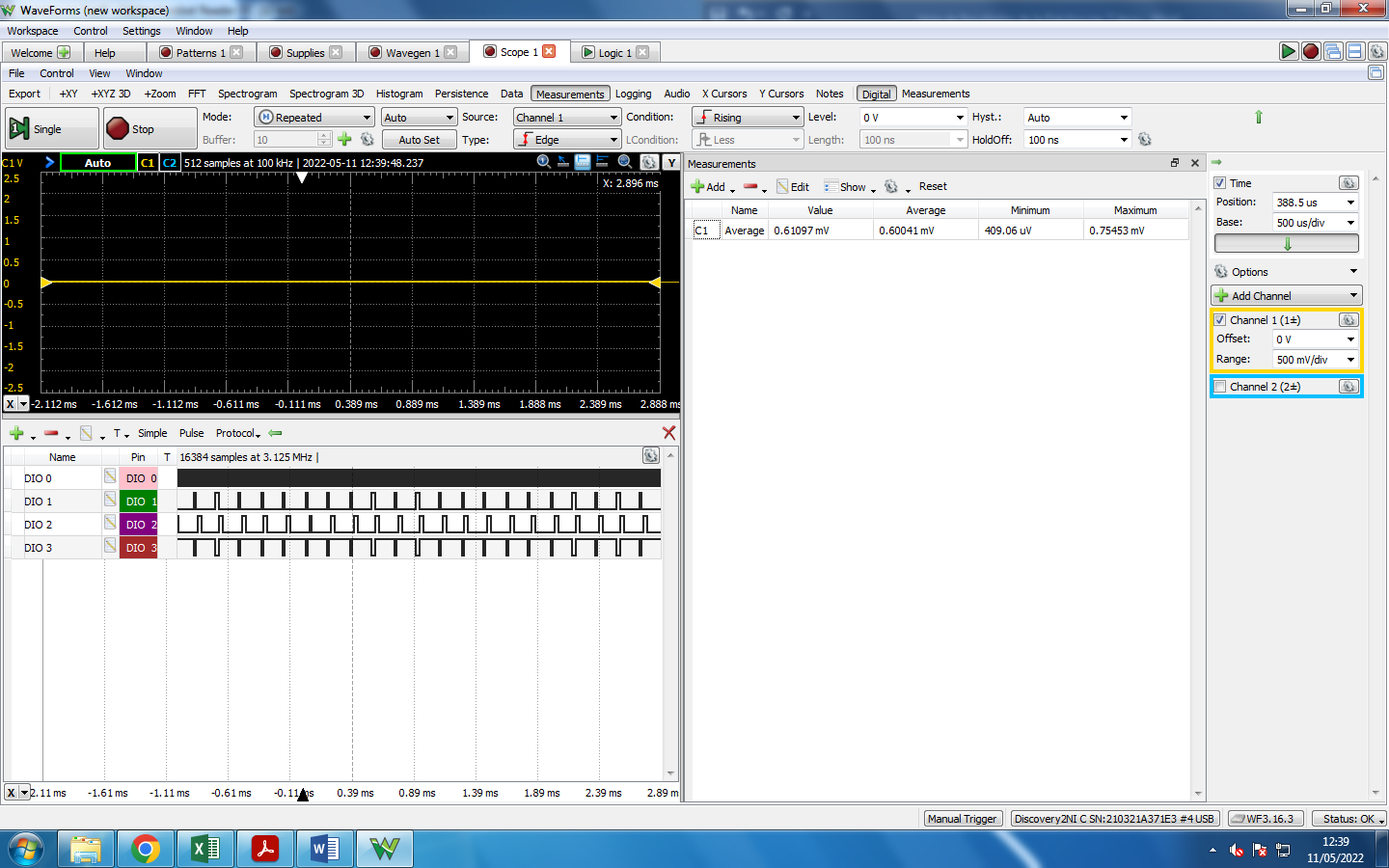
**Práctica no. 7: Caracterización de un Conversor Digital/Analógico de 8 Bits**

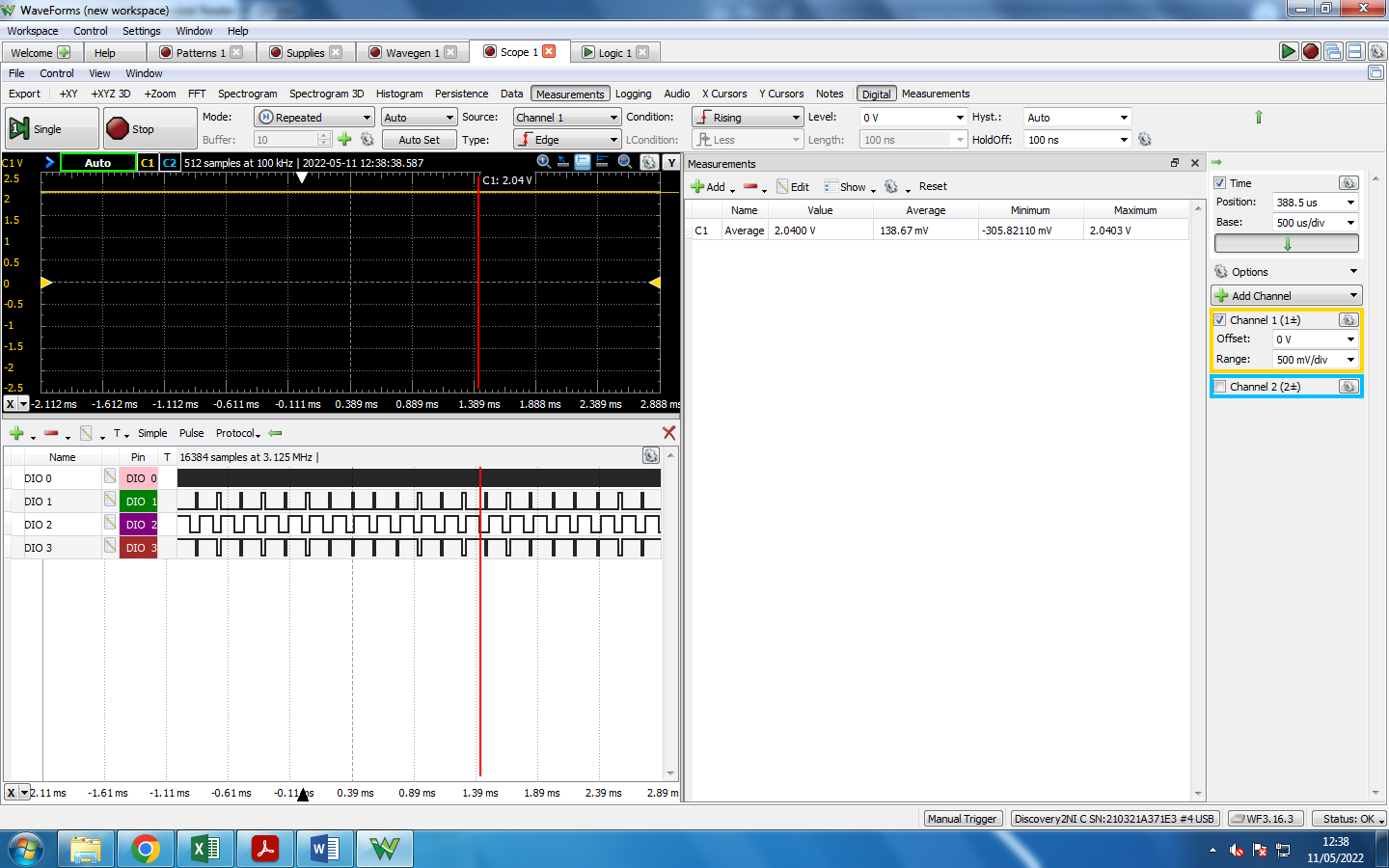
Alumno/a:\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Alumno/a:\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

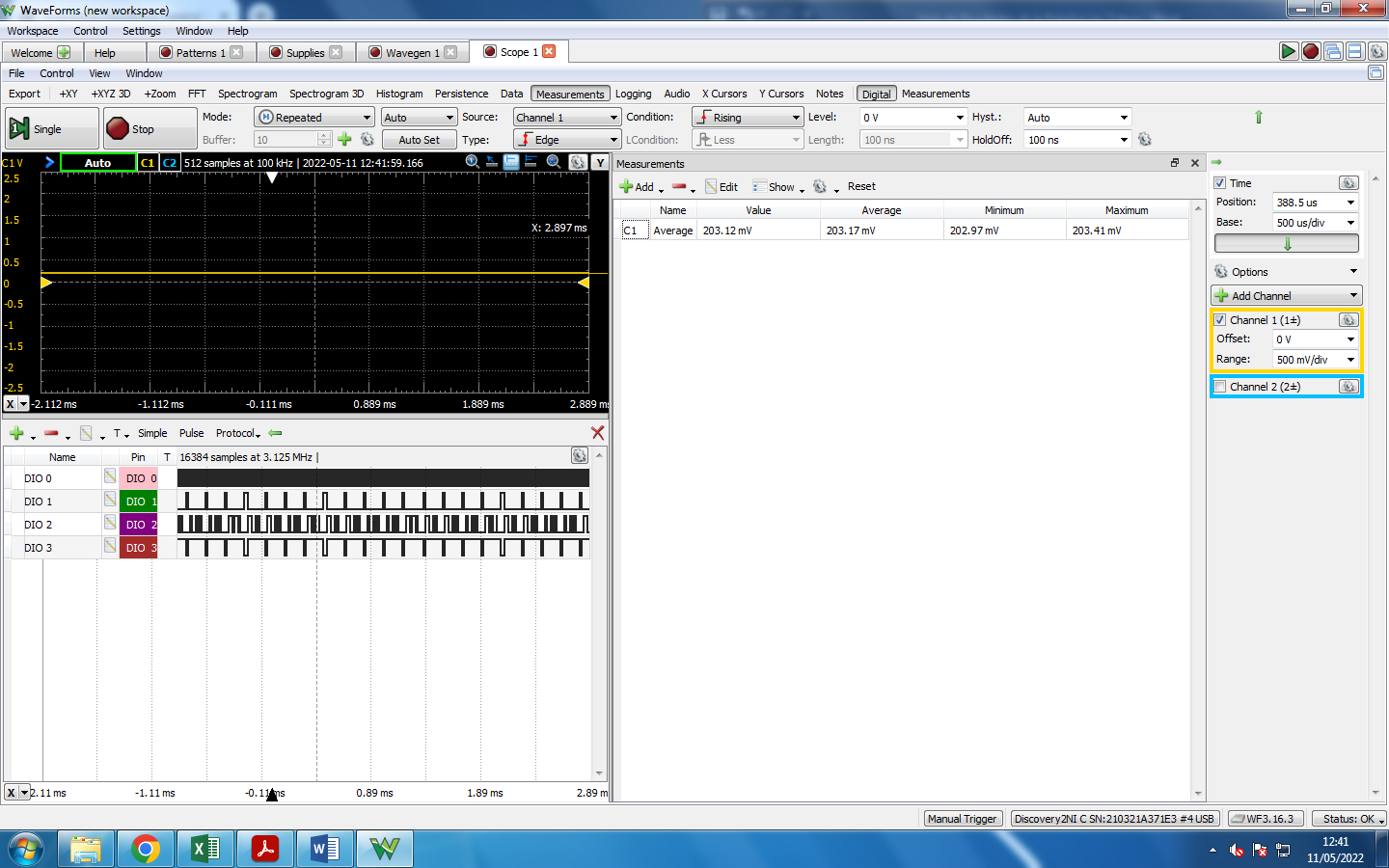
Puesto de Trabajo no:\_\_\_\_\_

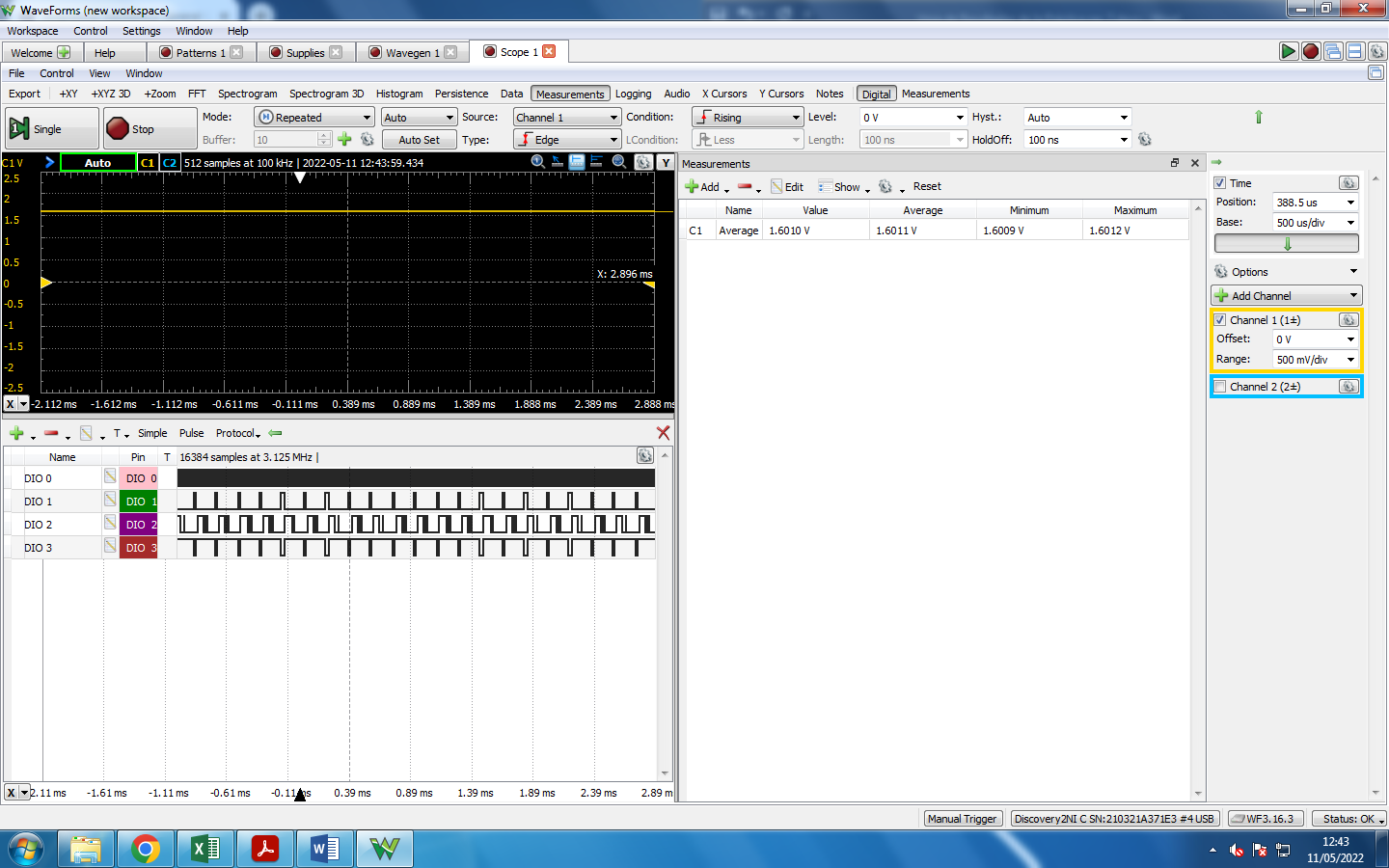
1. Subir al Campus la pantalla del Analizador Lógico con conlas señales SCK, CS, SDI y LDAC.
2. Verificar las tensiones de salida y midiéndolas con la opción ‘Measurements’ del Osciloscopio. Subir la captura de ambas pantallas.





1. Calcular los valores de tensión predichos y medidos experimentalmente de los siguientes niveles:





1. Programar una señal tipo rampa para barrer todos los estados del conversor D/A a partir del fichero Rampa.csv (copiar del campus), y subir al campus los resultados gráficos mostrando un detalle del barrido entre los niveles y obteniendo una representacíón de la linealidad

